

基于FPGA的JPEG图像数字水印系统

陈鑫, 石东, 张颖

(南京航空航天大学电子信息工程学院, 南京 211106)

摘要: 设计了一种基于FPGA的JPEG压缩域数字水印系统,可在JPEG图像中实时嵌入水印信息。在对水印信息作二值化和Arnold置乱预处理后,通过改进的LSB嵌入算法将水印信息嵌入到量化后的DCT系数中,经熵编码后生成JPEG压缩文件,完成JPEG压缩域的数字水印嵌入。最后,采用FPGA开发板和上位机对本文设计进行软硬件联合测试。测试结果验证了本文提出的嵌入算法具有较好的不可见性和鲁棒性,以及较高的数据吞吐率。

关键词: 数字水印; JPEG图像编码; LSB算法

中图分类号: TN47 **文献标志码:** A

JPEG Image Digital Watermarking System Based on FPGA

CHEN Xin, SHI Dong, ZHANG Ying

(College of Electronic and Information Engineering, Nanjing University of Aeronautics and Astronautics, Nanjing 211106, China)

Abstract: This paper designs a JPEG compressed domain digital watermarking system based on FPGA, realizing the real-time embedding of watermark information in JPEG image. After watermarking information is preprocessed by binary and Arnold transform, watermark is embedded into the quantized DCT coefficients with improved LSB embedding algorithm. Then, to complete the JPEG compressed domain digital watermark embedding, the modified DCT coefficients are processed by entropy coding process, and JPEG encoding file is generated. Finally, the design is implemented and tested by the joint system of FPGA develop board and host computer. The results show that the proposed algorithm has a good performance of invisible effect and robustness, and a high throughput.

Key words: digital watermarking; JPEG image encoding; LSB algorithm

引 言

数字水印的概念最初由Van Schyndel等在1994年提出,并自此迅速成为研究热点^[1]。而图像水印是数字水印技术应用最为广泛的水印类型,在多媒体水印技术中占有极其重要的地位^[2]。

传统的图像水印算法是基于空域实现,通过直接修改原始图像的像素值来实现水印信息嵌入。Van Schyndel等^[3]提出了利用 m 序列修改图像数据最低位的水印嵌入方法,这种LSB(Least significant bits)算法利用了 m 序列良好的自相关性,便于水印的检测与提取,但抗攻击能力弱、稳健性差。随后

Bender等^[4]提出一种Patchwork算法。其基本思想是随机选取像素点,增加一个点的亮度值,然后相应降低另一个点的亮度值,借以隐藏水印信息。但是总体来说这类算法都比较脆弱,通过一些常规的信号处理操作,就能轻易抹掉隐藏的水印信息。

因此,研究者开始通过修改图像变换域中的变换系数来嵌入水印信息,包括离散傅氏变换、离散余弦变换、离散小波变换和奇异值分解等^[5]。为了实现水印的隐蔽性与鲁棒性之间的平衡,很多研究工作基于这几种图像变换自身的特点,对水印嵌入算法提出了不同程度的改进。曾琳玲^[6]就提出了一种同时结合Arnold变换、离散小波变换和奇异值分解的双彩色图像水印算法。

但是,JPEG压缩是一种不可恢复的有损图像压缩方式,针对这种图像的可逆水印比较困难,水印嵌入需要和具体的图像压缩算法进行结合。Akira等^[7]通过修改每个 8×8 块DCT系数的最后一个非零数后的零系数,即用新的非零数值替换原位置的“0”,一次可以嵌入若干比特水印信息。刘磊等^[8]利用JPEG图像DCT系数的零系数间隔确定修改的位置,利用间隔中零系数的个数确定水印嵌入量,进而嵌入水印信息。何顺等^[9]随后提出一种改进的水印算法。每一个带有零间隔的DCT块分别嵌入2位水印信息,并且将这2位水印信息嵌入到DCT块最后一个非零系数之后的第1或者第2位零系数中,提升了水印图像的不可见性。

本文在上述研究基础上,给出了一种基于JPEG压缩域的改进LSB嵌入算法,该算法利用DCT系数的符号位与最低位进行水印信息的嵌入,不仅具有嵌入容量大的优点,还具有良好的隐蔽性。最终,为了验证本系统的实用性,还设计了一套完整的JPEG水印编码软硬件系统解决方案,实现了在JPEG图像中水印信息的实时嵌入以及上位机对水印编码的控制和回显预览。

1 系统总体设计框架

1.1 水印嵌入流程

传统JPEG编码流程包含5个部分:YCbCr色彩空间转换(RGBtoYCbCr)、二维离散余弦变换(2D-DCT)、之字形扫描、量化编码和熵编码。

如图1所示,本文选择在量化编码和熵编码之间嵌入水印,主要有两点原因:(1)根据人类对低频分量敏感、对高频分量不敏感的视觉特性,在图像的DCT频域内进行针对性地水印嵌入,提高算法不可见性与鲁棒性;(2)防止量化编码破坏水印信息。

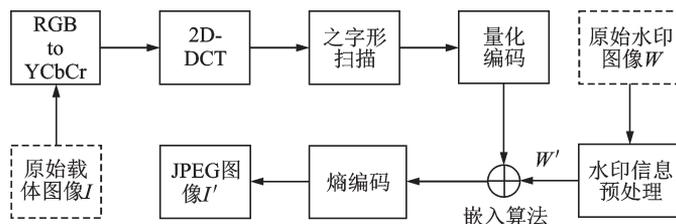


图1 JPEG数字水印嵌入过程

Fig.1 Embedding process of JPEG digital watermark

因此,本文含有水印嵌入的JPEG编码过程有4个步骤,具体如下:

(1)对原始载体图像 I 进行YCbCr色度空间转换与重采样,再进行DCT变换、之字形扫描与量化编码。

(2)对原始水印图像 W 进行预处理,包括二值化处理与 K 次的Arnold变换,得到待嵌入二值水印序列 W' ,具体内容如第2节所示。

(3) 水印嵌入模块从水印信息预处理模块读取二值水印序列, 根据第 3 节中的嵌入算法对量化后的 DCT 系数矩阵进行水印嵌入, 并将嵌入了水印的 DCT 系数矩阵送入后面的熵编码模块。

(4) 继续进行 JPEG 压缩编码流程中的熵编码, 得到含水印的 JPEG 图像。

1.2 水印提取流程

水印提取的过程实质上是水印嵌入的逆过程, 在下文不再赘述。过程如下:

(1) 对嵌入水印后的 JPEG 图像 I' 进行熵解码的解压缩操作。

(2) 在 JPEG 熵解码后的系数矩阵中, 选出对应的 DCT 系数矩阵, 根据第 3 节中的嵌入算法, 进行逆运算, 最终得到加密的水印序列 W' 。

(3) 根据嵌入密钥 K , 对提取出的水印序列 W' 作 $(T-K)$ 次 Arnold 变换, 恢复其相关性, 最终得到有意义的水印信息。

2 水印信息预处理模块

2.1 RGB 彩色图像二值化处理

RGB 彩色图像二值化处理用于将彩色水印图像或者二值水印图像转换为一维二值水印信息序列, 以压缩水印信息量。其过程是首先将图像转为灰度图, 然后设置阈值, 将灰度图转为黑白图。

图像灰度值计算为

$$\text{Gray} = 0.299R + 0.587G + 0.114B \quad (1)$$

黑白图转换公式为

$$\text{Binary} = \begin{cases} 0 & \text{Gray} \leq T_g \\ 1 & \text{Gray} > T_g \end{cases} \quad (2)$$

式中: Gray 为图像灰度值, T_g 为参考阈值。为了方便计算与提高运算速度, 采用图像灰度值的中值 127 作为参考阈值。从而, 生成了一个数据位宽为 1 的二维二值水印序列。若原始彩色水印图像是 24 位色, 则信息量压缩到原来的 $1/24$ 。

2.2 Arnold 置乱变换

Arnold 置乱变换用于水印信息的加密以及增强水印的鲁棒性。

对于一个 $N \times N$ 的数值矩阵, 其二维 Arnold 置乱变换为

$$\begin{bmatrix} x_{i+1} \\ y_{i+1} \end{bmatrix} = \begin{bmatrix} 1 & 1 \\ 1 & 2 \end{bmatrix} \begin{bmatrix} x_i \\ y_i \end{bmatrix} \pmod{N} \quad (3)$$

式中: $0 \leq x_i, y_i, x_{i+1}, y_{i+1} \leq N-1$, N 为数值矩阵阶数, mod 为模 N 运算。

通过上述变换公式, Arnold 置乱变换将 (x_i, y_i) 处的矩阵值移动到 (x_{i+1}, y_{i+1}) 处。通过多次 Arnold 置乱变换, 最终能得到杂乱无序的二值水印序列。但是 Arnold 置乱变换具有周期性, 对其再经过若干次 Arnold 变换后, 一定会恢复到 Arnold 置乱变换之前的原始二值序列。因此, Arnold 置乱变换的周期特性非常有利于数字水印的提取。

由表 1 可知, 随着矩阵阶数的增加, Arnold 变换周期也随之增加。综合考虑置乱变换的计算量大小以及水印算法的隐蔽性, 本文采用阶数 32、周期 24 的置乱变换, 即将二值水印序列分割为多个 32×32 的小块, 各个小块独立进行 Arnold 置乱, 减少计算工作量。

表 1 常用阶数的最小 Arnold 置乱周期 (T)

Table 1 Minimum Arnold scrambling period of common order

| | | | | | | |
|-----|----|----|----|-----|-----|-----|
| N | 16 | 32 | 64 | 128 | 256 | 512 |
| T | 12 | 24 | 48 | 96 | 192 | 384 |

图2为水印序列Arnold变换实现的结构框图。读地址的高5位Raddr[14:10]用于选择不同的块,Raddr[9:0]则送入Arnold读地址映射单元。

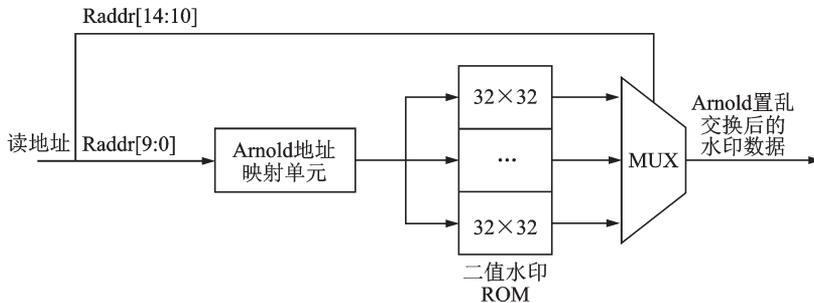


图2 Arnold变换实现结构框图

Fig.2 Block diagram of Arnold transform

Arnold读地址映射器实际上是一个1024×10b的数据RAM,存放对0~1023连续计数值进行Arnold变换后的结果,指示了当前外部读地址的提取数据在原始RAM中水印序列的存储位置。可以用于加速Arnold置乱变换的运算过程。例如,若Arnold读地址映射器地址0存放的数值为28,则外部模块提取的Arnold变换置换的第0个数据存放在二值水印ROM地址为28的位置中。

3 改进LSB算法

本文将传统时域(空域)中的LSB算法应用到DCT变换域,并对其作了适当的改进,设计实现了一种嵌入容量可调的LSB嵌入算法,通过修改量化后的DCT系数值来实现水印的嵌入。

算法的实现过程描述如下,对量化后的8×8DCT系数矩阵进行之字形扫描,然后选定一个嵌入起始地址AddrL(取值0~63)和欲嵌入信息位的长度BitLen,对起始地址往后的BitLen长度内的DCT系数 Q_i 作运算后得到 Q'_i ,具体运算过程如下:

(1)如式(4)所示,DCT系数 Q_i 的高11位保持不变。

$$Q'_i[11:1] = Q_i[11:1] \tag{4}$$

(2)若DCT系数 Q_i 嵌入的二值水印为1, $Q'_i[0]$ 运算公式则为

$$Q'_i[0] = Q_i[11] \tag{5}$$

(3)若嵌入的二值水印为0, $Q'_i[0]$ 运算公式则为

$$Q'_i[0] = ! Q_i[11] \tag{6}$$

式中: i 为当前DCT系数块的Z字形扫描序列,且 $0 \leq i \leq 63$, Q_i 为量化后的DCT系数,数据位宽为12, Q'_i 为嵌入水印后的DCT系数值。

由上述内容可知,改进的LSB算法的本质是利用DCT系数值的最高位与最低位的关系,修改最低位的值来实现水印嵌入。并且通过AddrL与BitLen的设置,实现了0~64嵌入容量的自由调节。

当嵌入二值水印为1时,若原载体图像的DCT系数为正偶数、0或者负奇数时,嵌入过程不会改变原DCT系数值。由于量化后的DCT系数中存在大量的0值系数,故当二值水印序列中1的占比较大时,对DCT系数矩阵的改动也会相应减少,适用于白色分量居多的二值水印图像。相较于传统LSB算法的直接暴力地用水印信息替换最低位,该算法对原图的影响更小,不可见性更好。

此外,综合考虑人类视觉对频域系数的敏感特性和水印的鲁棒性与不可见性,本文选择起始地址

AddrL 为 6 的中频系数区域进行水印嵌入,并且设定水印信息嵌入长度 $\text{BitLen} = 16$, 每个 8×8 的图像块嵌入 16 b 的水印信息序列。分别采用本文设计的 LSB 嵌入算法和传统 LSB 算法对图 3(a) 中量化后的 DCT 系数矩阵进行水印嵌入, 嵌入 16 b 的全 1 水印序列 (16'hFFFF), 最后结果如图 3(b) 和图 3(c) 所示。斜线小方块表示嵌入前后变化了的 DCT 系数值。可以发现对于全 1 序列前者仅修改了 4 个 DCT 系数实现了 16 b 水印信息的嵌入, 改动量为传统 LSB 算法的二分之一。

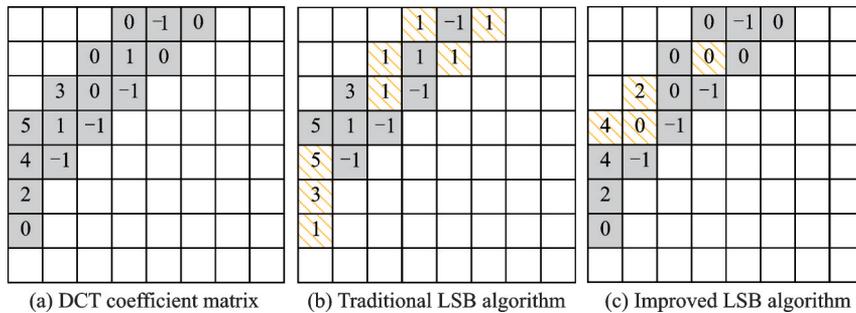


图 3 嵌入结果对比

Fig.3 Embedding results comparison

4 系统验证

4.1 验证平台

本文采用 Xilinx 的 Virtex-7 VC707 评估套件作为硬件开发测试平台, 内部系统时钟频率为 250 MHz, 分辨率 1 920 像素 \times 1 440 像素、数据量 7.9 MB 的 BMP 图像作为测试图像, 对本文设计内容进行实测验证。

为了方便控制硬件模块, 本文还设计一个上位机软件, 实现对图像的传输及水印嵌入过程的控制。上位机的 GUI 界面由图像加载界面、图像预览界面、命令控制寄存器配置界面、DMA 参数配置界面和 Log 信息预览界面 5 部分组成。

4.2 不可见性测试

图 4 为原始载体图像、原始水印图像、嵌入水印的 JPEG 水印载体图像以及无水印的原始 JPEG 图像对比示意图。图 4(c) 与图 4(d) 的峰值信噪比 (PSNR) 为 41.10 dB。但是, 相比于原始 JPEG 图像, 水印信息的嵌入并未引起 JPEG 水印载体图像的失真, 因此该水印算法具有主观上良好的不可见性。

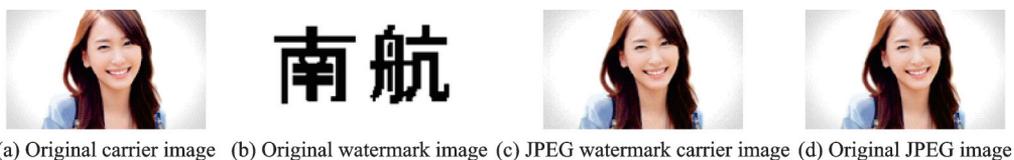


图 4 二维码水印嵌入结果

Fig.4 Watermark embedding result of QR code

表 2 以 PSNR 作为不可见性指标, 将本文改进的 LSB 算法与复现的传统 LSB 算法, 以及和已经发表的论文进行了对比。文献[6]嵌入的数据量更多, 但是 PSNR 指标低于本文结果的 14.26%。在嵌入数据的比特数相同及更少的情况下, 其他设计的 PSNR 是本文结果的 70.39%~83.99%, 由此可见本文

实现的水印嵌入算法具有更好的不可见性。

4.3 鲁棒性测试

为了验证本文改进LSB算法的鲁棒性,本文对嵌入了水印信息的图像进行各种攻击实验,然后从被攻击后的图像中再提取水印图像,并以相似系数(NC)为指标与原水印进行比较分析。

图5所示的是裁剪 32×32 的小块后,攻击后的图像和提取出的水印图像。图6为均值0,方差0.005的高斯噪声和椒盐噪声攻击实验的结果。图7为压缩质量 Q 为50的JPEG压缩攻击实验结果。

如图5~7所示,水印载体图像在受到各种噪声攻击后,仍能提取出水印信息,显示改进LSB方法具有一定的抗攻击能力。同时,表3将本文改进的LSB算法与传统LSB算法进行鲁棒性的性能对比。由表3可知改进LSB的NC值更大,有更好的还原性能。

表2 PSNR性能对比

Table 2 PSNR performance comparison

| 方法 | 嵌入数据/b | PSNR/dB |
|---------|--------|---------|
| 文献[6] | 24 576 | 35.24 |
| 文献[8] | 1 036 | 28.93 |
| 文献[9] | 2 017 | 30.19 |
| 传统LSB | 3 840 | 34.52 |
| 本文改进LSB | 3 840 | 41.10 |

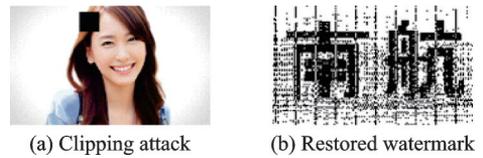


图5 裁剪 32×32 攻击实验结果
Fig.5 Experimental results of 32×32 clipping attack

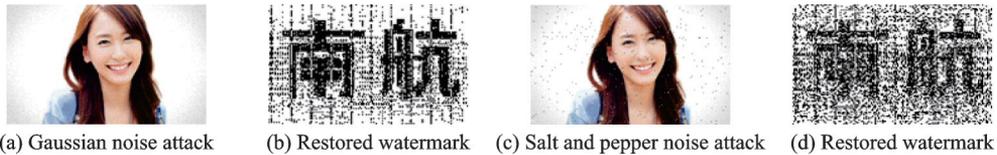


图6 噪声攻击实验(噪声密度0.005)
Fig.6 Experimental results of noise attack(noise density is 0.005)

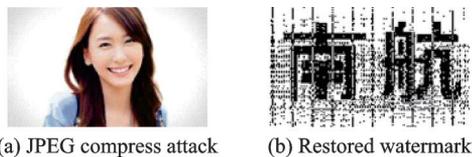


图7 JPEG压缩攻击实验(Q=50)

Fig.7 Experimental results of JPEG compress attack(Q=50)

表3 NC性能对比

Table 3 NC performance comparison

| 方法 | 裁剪 (32×32) | 高斯 (0.005) | 椒盐 (0.005) | JPEG ($Q=50$) |
|-------|--------------------------|---------------|---------------|--------------------|
| 传统LSB | 0.810 2 | 0.818 4 | 0.672 3 | 0.779 2 |
| 改进LSB | 0.807 9 | 0.820 9 | 0.690 7 | 0.818 7 |

4.4 处理速度测试

本文最后还进行了处理速度测试。由于本文提出的改进LSB方法易于采用流水线设计,所以处理速度主要取决于搭载硬件的电路性能。在输入接口数据宽度为128 b时,处理数据带宽最高可达 $128 \text{ b} \times 250 \text{ MHz} = 32 \text{ Gb/s}$,体现了基于FPGA实现水印嵌入功能的优越性。

5 结束语

本文对JPEG图像数字水印进行了深入的研究与设计,提出了一种结合图像压缩算法的改进LSB嵌入方法。该方法不仅嵌入容量大,隐蔽性好,还利于硬件实现。在Xilinx Virtex-7 VC707评估套件上输入接口数据宽度为128 b时,处理数据带宽最高可达32 Gb/s。基于FPGA设计完成了JPEG数字水印系统,最后通过测试平台对水印编码系统的水印嵌入功能进行了测试与验证,验证了本系统的实用

性。但是,在图像中增加嵌入的水印数据量,将会恶化 PSNR 指标和鲁棒性。如何在嵌入数据量、PSNR 指标和鲁棒性上取得较好的平衡,目前还未得以解决,这也是今后本文进一步的研究方向。

参考文献:

- [1] LI Y C, JIA W, BO L, et al. A FPGA implementation of JPEG baseline encoder for wearable devices[C]//Proceedings of 2015 41st Annual Northeast Biomedical Engineering Conference (NEBEC). Troy: IEEE, 2015: 1-2.
- [2] 夏贝贝. 鲁棒数字水印及加密数字水印相关技术研究[D]. 武汉: 武汉科技大学, 2015.
XIA Beibei. Research of correlative techniques on robustness and encryption of digital watermark[D]. Wuhan: Wuhan University of Science and Technology, 2015.
- [3] VAN SCHYNDEL R G, TIRKEL A Z, ANS OSBORNE C F. A digital watermark[C]//Proceedings of the 1st International Conference on Image Processing. Austin: IEEE, 1994: 86-90.
- [4] BENDER W, RUHL D, MORIMOTO N. Techniques for data hiding[J]. IBM Systems Journal, 1996, 35(3/4): 313-336.
- [5] 刘晓虹, 巩瑞春. 基于 DCT 域的 QR 码数字水印算法[J]. 现代信息科技, 2018(12): 13-15, 18.
LIU Xiaohong, GONG Ruichun. Digital watermarking algorithm of QR code based on DCT domain[J]. Modern Information Technology, 2018(12): 13-15, 18.
- [6] 曾琳玲. 基于图像置乱及 DWT_SVD 的数字图像水印算法研究[D]. 吉首: 吉首大学, 2017.
ZENG Linling. Research on digital image watermarking algorithm based on image scrambling and DWT_SVD[D]. Jishou: Jishou University, 2017.
- [7] AKIRA S Z, MOTOI I T, AKIO O H. Reversible watermarking method for JPEG images[J]. IEICE Transactions on Information and Systems, 2008, 9(7): 2069-2071.
- [8] 刘磊, 赵耀, 倪蓉蓉, 等. 一种用于 JPEG 图像的高容量可逆水印算法[J]. 数据采集与处理, 2015, 30(4): 816-823.
LIU Lei, ZHAO Yao, NI Rongrong, et al. High-capacity reversible watermarking scheme for JPEG images[J]. Journal of Data Acquisition and Processing, 2015, 30(4): 816-823.
- [9] 何顺, 姚剑波, 梁海英. 一种改进的基于 JPEG 图像可逆水印算法[J]. 计算机仿真, 2020, 37(8): 219-223.
HE Shun, YAO Jianbo, LIANG Haiying. An improved reversible watermarking scheme for JPEG images[J]. Computer Simulation, 2020, 37(8): 219-223.

作者简介:



陈鑫(1982-), 通信作者, 男, 博士, 副教授, 研究方向: 数字集成电路设计, E-mail: xin_chen@nuaa.edu.cn.



石东(1993-), 男, 硕士研究生, 研究方向: FPGA 设计, E-mail: 947901082@qq.com。



张颖(1977-), 女, 博士, 讲师, 研究方向: 集成电路设计与测试、硬件安全, E-mail: tracy403@nuaa.edu.cn.

(编辑: 夏道家)