# 基于后置带通滤波的中频信号 A/D 变换精度提高方法

### 陈 媛 马曼丽 殷勤业

(西安交通大学电子与信息工程学院,西安,710049)

摘 要:用低位 A/D 变换器通过滤除量化噪声达到高位 A/D 变换器的性能,一直是信号处理研究人员 关注的问题。针对通信中常见的中频带通信号,本文提出了一种采用后置数字带通滤波器降低信号量 化噪声、改善 A/D 变换精度的方法,以一种常见的中频带通信号为例,分析了该方法的性能,并通过仿 真进行验证。结果表明,对 A/D 变换后的信号进行后置数字带通滤波处理,量化噪声大幅度降低,A/D 变换性能得以明显提高。本文还对量化噪声的传统统计模型进行了改进,放宽了传统统计模型中量化 噪声为白噪声的假设条件。

关键词:后置带通滤波;量化噪声;A/D变换 中图分类号:TN911.72 文献标志码:A

# Method of Improving Resolution of A/D Conversion in Intermediate-Frequency Signals Based on Post Bandpass Filtering

Chen Yuan, Ma Manli, Yin Qinye

(School of Electronics and Information Engineering, Xi'an Jiaotong University, Xi'an, 710049, China)

**Abstract**: How to achieve high-resolution ADCs from low-resolution ones by filtering quantization noise is the key problem of signal processing researchers. Considering IF bandpass signals in communication, a method is proposed to reduce the quantization noise and improve the resolution of A/D conversion by adding a post-bandpass filter. Then the method is analyzed and tested by numerical simulations with a common IF bandpass signal as an example. Results show that the quantization noise is observably reduced, through bandpass filtering for quantized signals. Therefore, the A/D conversion performance are improved obviously. In addition, in the aspect of theory, this paper revises certain traditional views on the statistic model of quantization noise and loosens the assumption condition that the quantization noise is a white one.

Key words: post-bandpass filtering; quantization noise; A/D conversion

## 引 言

模/数转换技术作为跨接连续模拟量和离散数字量的桥梁,广泛应用在数字通信、数字测量、多媒体 等技术领域。数字技术的不断发展对模/数转换器的性能提出了更高的要求。模/数转换器的主要性能

基金项目:国家创新群体科学基金(61221063)资助项目;国家自然科学基金(61071125,61071216,61102081,61172093)资助项目。 收稿日期:2014-01-14;修订日期:2014-05-13

指标包括有效变换位数(分辨率/精度)和最高采样速率,一般来说,高精度模/数转换器只适用于频率不高的信号,而适用于高频信号的高速模/数转换器的精度又不会很高。目前,有两种常用的方法来提高模/数变换器的分辨率:一种见于 Σ-Δ型模/数转换器,依靠过采样,把信号基带以内的噪声推到高频处,然后经过低通滤波把高频噪声滤除。然而,这种增量调制型模/数转换器实际上是以速度换取精度,过采样率通常是信号最高频率的几十甚至上百倍,因此,这种方法仅在低频场合得到了广泛应用<sup>[1-4]</sup>。此外,这种增量调制法还会存在误差累积的问题。另一种提高模/数变换器分辨率的方法是通过增加比较器的数目,然而,这样会增加芯片面积和制造的复杂度<sup>[5-6]</sup>。

移动通信的迅速发展,对无线接收机提出了严格的要求,目前,绝大多数的无线接收机的前端采用 超外差式,把宽频段的射频信号转变为中频信号,以获得高Q值和高中频增益(这比将频率搬移到零中 频所获得的增益高很多),再对中频信号直接采样,以进行数字信号处理<sup>[74]</sup>。这其中就涉及到模/数转 换过程,其产生的量化噪声(也称量化误差)是衡量模数转换器分辨率的关键指标。由于中频频率较高, 这样对模/数转换器的性能就提出了很高的要求。本文采用的是后置的数字带通滤波器,并且要以此滤 除A/D转换过程中产生的量化噪声,而目前大部分中频接收机采用的是用来抗混叠的模拟带通滤波 器,是针对采样前的信号使用的,该模拟滤波器对A/D量化之后才产生的量化噪声的消除没有任何效 果。此外,在较高频率范围内,由于受到工艺条件、设计等方面的限制,国内直接制造高精度模/数转换 器的技术与国外存在明显差距,这对我国的国防现代化和民用电子工业的发展非常不利。如何在现有 资源和技术条件下提高模/数转换器的精度是很有意义的。因此,本文将着重于研究通过后置数字带通 滤波减小中频带通信号 A/D量化噪声,应用低位模/数转换器和后置滤波器相结合的办法,来提高模/ 数转换器的精度。这在目前国内高性能模/数转换器制造技术不高,资源受限,主要依靠进口的条件下, 不失为一种行之有效的方法。应该指出的是,这种方法需要针对不同信号的带宽设计相应的后置数字 带通滤波器。对于A/D生产商来讲,可能会应用受限,然而对于特定的通信环境,还是有其应用价值 的。

#### 1 量化噪声的理论模型分析与处理

模拟信号  $x_a(t)$  经采样和理想 A/D 量化,成为离散时间信号 x(n),其结果准确地代表采样值;再对 x(n) 量化,使字长固定在 b 位,产生的信号用 $\hat{x}(n)$  表示,则量化误差为

$$e(n) = \hat{x}(n) - x(n) \tag{1}$$

对于定点制补码舍入误差,由于其正负对称性,它总是在-q/2和q/2之间。其中, $q=2^{-b}$ ,称为量化 阶<sup>[9-10]</sup>。

#### 1.1 量化效应的理论模型分析

对信号序列 x(n),设量化误差序列 e(n) 是一个与其不相关的加性噪声序列。一个实际的 A/D 变换可看作一个理想 A/D 变换在输出端加入一个噪声序列 e(n)<sup>[11]</sup>,其模型如图 1 所示。



图 1 A/D 变换的分析模型 Fig. 1 Analytical model of A/D conversion

被广泛接受的统计学观点认为<sup>[12-14]</sup>,对大多数不规则的信号来说,图1模型中的 e(n) 是加性白噪 声序列。而本文在模型分析中并不强调 e(n) 一定要是白噪声序列。事实上,白噪声这一假设对于本文 提出的后置带通滤波法提高 A/D 转换器精度来说,并不是必要的,关键是要看相应的量化噪声谱是否 在滤波器的通带范围内,2.3 节将以一个简单的单频正弦信号为例来详细说明和证实这一理论。

根据维纳-辛钦定理

$$\begin{cases} P_{ee}(\omega) = \sum_{m=-\infty}^{+\infty} \varphi_{ee}(m) e^{-j\omega m} \\ \varphi_{ee}(m) = \frac{1}{2\pi} \int_{-\pi}^{\pi} P_{ee}(\omega) e^{j\omega m} d\omega \end{cases}$$
(2)

得到量化噪声的总功率

$$E[e_n^2] = \varphi_{ee}(0) = \frac{1}{2\pi} \int_{-\pi}^{\pi} P_{ee}(\omega) d\omega$$
(3)

其中,  $P_{ee}(\omega)$  为 e(n) 的功率谱密度,  $\varphi_{ee}(m)$  为自相关函数。

#### 1.2 量化噪声通过线性系统的响应

量化噪声通过线性系统的框图如图 2 所示,根据线性系统的齐次性和叠加性,可知加性的输入噪声 在系统的输出端仍为加性。



图 2 量化噪声通过线性系统



量化噪声 e(n) 通过一个 LTI 系统  $H(e^{i\omega})$  后,系统的输出噪声可表示为  $e_f(n) = e(n) * h(n)$ 。 功率谱密度变为

$$P_{ff}(\omega) = |H(e^{j\omega})|^2 P_{ee}(\omega)$$
(4)

所以,通过线性系统后量化噪声的功率为

$$\varphi_{ff}(0) = \frac{1}{2\pi} \int_{-\pi}^{\pi} |H(e^{j\omega})|^2 P_{ee}(\omega) d\omega$$
(5)

当  $H(e^{i\omega})$  是理想带通滤波器时,设截止频率分别为 $\omega_a$ 和 $\omega_b$ (考虑到信号非理想带限, $\omega_a$ 和 $\omega_b$ 的选择应 使信号完全在滤波器通带内,并使通带尽可能的窄),则

$$\varphi_{ff}(0) = \frac{1}{2\pi} \int_{-\pi}^{\pi} |H(e^{j\omega})|^2 P_{ee}(\omega) d\omega = \frac{1}{\pi} \int_{\omega_s}^{\omega_s} P_{ee}(\omega) d\omega$$
(6)

通过上式看出,加入一个不损伤信号的带通滤波器后,量化噪声的减小关键要看相应的量化噪声谱 是否在滤波器的通带范围内:落在通带外的量化噪声分量越多,滤波后噪声功率减小的越多,带通滤波 的效果就越好;反之,落在通带内的量化噪声分量越多,带通滤波法的效果越不明显。

#### 2 后置带通滤波法对 A/D 变换性能的改善

目前,采样速率在 500 MHz 以下的 8 位 A/D 芯片较为通用,市场售价便宜,性价比高;而高性能的 A/D 芯片不仅制造技术复杂,价格也相对昂贵。因此,希望能够通过信号处理的方法,以 8 位 A/D 芯片 为例,用低位 A/D 芯片获得更高位 A/D 芯片的量化精度。按统计方法,量化噪声为白噪声序列时的方 差可表示为  $\sigma_e^2 = q^2/12$ ,这样,对于一个 8 位 A/D 变换器,量化噪声方差为:  $\sigma_e^2 = \frac{2^{-16}}{12} = 1.237 \times 10^{-6}$ ,而

对于一个 10 位 A/D 变换器:  $\sigma_e^2 = \frac{2^{-20}}{12} = 7.947 \times 10^{-8}$ ,可见, 10 位 A/D 变换器的量化噪声方差比 8 位的

小两个数量级。此外,量化噪声方差与 A/D 变换的有效位数直接相关:位数越高, q 越小,量化噪声方差也就越小,而方差又是功率的表现,因此,要想在不改变 A/D 芯片的情况下提高 A/D 变换的精度,可以从减小量化噪声的功率着手。

#### 2.1 通用的中频采样与 A/D 变换量化系统

加入后置数字带通滤波器后的通用中频采样与 A/D 变换系统如图 3 所示。首先,原始模拟信号 x(t) 通过一个抗混迭滤波器  $h_a(t)$ ,变为带通信号  $x_a(t)$ ,作为整个 A/D 变换系统的输入信号, $x_a(t)$  是 一个带通的中频信号,其频谱如图 4 所示。然后,对  $x_a(t)$  进行采样、量化,得到数字信号 $\hat{x}(n)$ ;最后,加 入带通滤波器  $h_a(t)$  对 e(n) 进行滤波处理来减小量化噪声,而这种滤波不应伤及信号 x(n)。根据式 (6),落在通带外的噪声分量越多,滤波法减小量化噪声的效果就越显著。



图 3 通用中频采样与 A/D 变换量化系统

Fig. 3 Sampling in medium frequency and A/D conversion



图 4 中频信号频谱及采样速率示意图

Fig. 4 Schematic diagram of IF bandpass signals spectrum and sampling rate

#### 2.2 后置带通滤波法改进 A/D 量化性能

以实际中常用的中心频率  $f_1 = 70$  MHz 的中频信号为例,由于抗混迭滤波器  $h_a(t)$  是模拟滤波器, 不能通过计算机仿真实现,因此需要直接生成一个带通的模拟信号  $x_a(t)$ ,图 5,6 涉及的仿真中, $x_a(t)$ 由 7 个不同频率的单频正弦信号叠加而成,落在 65~75 MHz 频带内,带宽近似为 10 MHz。

$$x_{a}(t) = \frac{1}{7} \sum_{i=0}^{6} \sin(2\pi \cdot f_{i} \cdot t)$$
(7)

为满足奈奎斯特定理,以频率  $f_s = 1/T = 160$  MHz 对  $x_a(t)$  采样,生成采样序列  $x_a(nT)$ ,再进行 8 位 A/D 量化(以此来模拟 8 位 A/D 变换器的精度)得到量化后的信号为 $\hat{x}(n)$ 。用 $\hat{x}(n)$ 与  $x_a(nT)$ 相减得到量化噪声序列 e(n),并且做出其功率谱图。然后,加入用频率采样法设计的第二类线性相位 FIR 带通滤波器,阶数为 56,上下截止频率分别为 65 MHz 和 75 MHz,对量化噪声进行滤波处理,由于 信号完全在滤波器通带内,因此滤波过程不会伤及信号。

经过带通滤波器前后,量化噪声的功率谱如图 5 所示,结果表明:带外的量化噪声被滤除,只剩下通 带内的量化噪声。

仿真的数据结果在表1中, *P<sub>f</sub>*/*P<sub>e</sub>*即滤波后量化噪声的功率与滤波前噪声功率之比。可见,经过带 通滤波器滤波之后的量化噪声功率减小为原来的1/12。由于量化噪声的均值很小,噪声总功率近似为 方差(交流功率)。对于8位 A/D 变换器,精度的改善程度为

$$\frac{2^{-2N}}{12} = \overline{\sigma_f^2} = \frac{\overline{\sigma_e^2}}{12} = \frac{\frac{(2^{-8})^2}{12}}{12} \Rightarrow 2^{-2N} = \frac{2^{-16}}{12} \Rightarrow N \approx 9.8$$
(8)

N=9.8 意味着在没有更换 A/D 芯片,也没有改变采样速率的条件下,通过增加后置带通滤波器, 用 8 位 A/D 芯片达到了相当于 9.8 位 A/D 芯片的性能。提高采样速率为 320 MHz 时,量化噪声如图 6。仿真数据结果见表 2。





──―――――――――――――――――――――――――――――――――――
---------------------------------------

Means and powers of quantization noise before and after filtering Table 1

滤波前	滤波后	
$\overline{m_e} = 9.106 \ 4 \times 10^{-6}$	$\overline{m_f} = -6.168 \ 9 \times 10^{-8}$	
$\overline{P_e}=1.305~0 imes10^{-6}$	$\overline{P_f} = 1.069 \ 6  imes 10^{-7}$	
$\overline{P_f}/\overline{P_e} = 0.082 \ 0 \approx 1/12$		

#### 表 2 提高采样率时滤波前后量化噪声的均值和功率

Table 2 Means and powers of quantization noise before and after filtering when increasing sampling rate



图 6 采样频率为 320 MHz 时,量化噪声通过滤波器前后的功率谱

Fig. 6 Power spectrums of quantization noise before filtering and after filtering when sampling rate is 320 MHz

由表 2 可见,经过带通滤波器滤波后的量化噪声减小为原来的 1/20。类似地,在没有更换 A/D 芯 片,提高采样速率的条件下,结合后置带通滤波器,用 8 位 A/D 芯片达到了相当于 10.2 位 A/D 芯片的 性能。需要说明的是,仿真中没有考虑实际中可能存在于通带内的热噪声等背景噪声,由于通带内背景 噪声的功率不会随采样频率的提高而减小,所以,即使采样率无限提高,改善后的 A/D 精度也不能无限 提高。

改变中频信号的带宽为近似 16 MHz,此时的后置数字带通滤波器的截止频率变为 62 MHz 和 78 MHz,阶数仍为 56 阶,采样频率 160 MHz。则经过滤波器前后量化噪声的均值和功率见表 3。

#### 表 3 改变信号带宽滤波前后量化噪声的均值和功率

Table 3 Means and powers of quantization noise before and after filtering when changing signal bandwidth

滤波前	滤波后	
$\overline{m_e} = -2.644 \ 6 \times 10^{-5}$	$\overline{m_f} = -1.960 \ 6 \times 10^{-8}$	
$\overline{P_{\scriptscriptstyle e}}=$ 1.243 8 $ imes$ 10 $^{-6}$	$\overline{P_f} = 1.852 \ 3  imes 10^{-7}$	
$\overline{P_{_f}}/\overline{P_{_e}}=$ 0.148 9 $\approx$ 1/7		

此时,经过带通滤波器滤波之后的量化噪声功率减小为原来的 1/7,计算可得,经过后置带通滤波器后,8位 A/D芯片达到了相当于 9.4位 A/D芯片的性能。对比表 1 所示的 10 MHz 信号带宽时的情况,A/D芯片精度的改善程度有所下降。这是因为,信号带宽增加,相应的滤波器通带带宽也增加,落入通带内的量化噪声增多,经过滤波器后滤除的带外噪声减小。然而,相对于原来的 8 位,A/D芯片的精度还是有了显著提高。

总结输入模拟信号为多个单频正弦信号叠加时的情况,各频率分量的选择使得信号在仿真时间内 是非周期的,且量化噪声不呈现周期性;此外,由于量化舍入处理是非线性的,因而量化噪声的功率谱会 弥散在整个频域范围内,这样,带通滤波器就可以滤除带外噪声,使噪声功率大大减小。

考虑到数字滤波器多是用 FPGA 分布式算法实现的,而直接实现高精度 A/D 变换器的技术复杂度 远大于加入数字滤波器的复杂度,因此,通过数字滤波器使低位 A/D 转换达到高位 A/D 转换性能而获 得的收益是大于其代价的,表明滤波法改善 A/D 性能很有实际意义。

#### 2.3 对传统理论模型的改进分析和说明

传统的统计学观点将量化噪声当作白噪声处理,然而,这种统计假设并不一定符合实际情况,实际中的量化噪声形式多样,并不一定为白噪声,这时,就不能应用白噪声的假设模型。本文提出的后置带通滤波法对量化噪声的多种情况都适用,没有白噪声假设条件的限制。下面通过几种量化噪声的典型 情况来进行后置带通滤波法改善 A/D 变换精度的性能分析。

以 x<sub>e</sub>(t) 为规则的单频正弦信号为例,频率选择仍为中频信号频率 70 MHz,采样频率为 210 MHz, 恰好是信号频率的整数倍,采样信号和量化噪声的功率谱如图 7 所示。由图 7 可知,该信号量化噪声的 功率谱是线谱,仅在 70 MHz 处有一个频率分量,即量化噪声谱与信号谱完全重合。然而,若采样频率 不是信号频率的整数倍,量化噪声功率谱就可能表现出不同的形式。图 8 即为信号频率 70 MHz,采样 频率 210.3 MHz 时,采样信号与量化噪声的功率谱。由此看出,其量化噪声有近似白噪声的谱特性。 继续改变采样频率为 212 MHz,采样信号与量化噪声的功率谱如图 9 所示,此时,量化噪声的功率谱为 一系列线谱的组合,并且它在信号频率(70 MHz)附近的分量较少。进而,考虑以上 3 种情况在后置带 通滤波法中的适用情况。重复 2.2 节所述的步骤,分别将 3 种不同采样频率下的量化噪声通过带通滤 波器,滤波后 A/D 精度改善程度对比如表 4 所示。





Fig. 8 Power spectrums of sampled signal and quantization noise when  $x_a(t) = \sin(2\pi \cdot 70 \cdot t)$ ,  $f_s = 210.3$  MHz



Fig. 9 Power spectrums of sampled signal and quantization noise when  $x_a(t) = \sin(2\pi \cdot 70 \cdot t)$ ,  $f_s = 212$  MHz

#### 表 4 不同采样频率下滤波后 A/D 精度改善程度对比

Table 4 Comparison of A/D resolution improvement under different sampling frequencies after filtering

采样频率 f <sub>s</sub> /MHz	滤波前后功率之比 $\overline{P_f}/\overline{P_e}$	A/D 变换精度的改善程度
210	0.981 ≈1	8~8
210.3	0.096 6≈1/10	8~9.6
212	0.052 2 ≈1/19	8~10.2

从表 4 的数据可以看出:采样频率恰好是信号频率的整数倍时,由于量化噪声功率谱与信号谱完全 重合了,并且都在带通滤波器的通带范围内,没有弥散到带外,此时,滤波后量化噪声的功率基本不变, 这种情况下,整个 A/D 量化系统的性能不会通过滤波法得到改善。而对于另外两种情况,滤波后量化 噪声的功率比滤波前都有显著地减小,A/D 变换的位数也得到了显著提高。在实际应用中,由于采样频率很难精确到恰好是信号频率的整数倍,对比前两种情况可以看到,即使是微小的采样频率偏差(0.14%的偏差)也会导致噪声谱的扩散,因此,在实际中出现的往往是后两种情况,而非第一种情况。此外,值得注意的是,采样频率为212 MHz时,量化噪声的功率谱为线谱叠加,非白噪声谱,且在信号频率(70 MHz)附近的分量较少;从滤波效果上看,此时量化噪声功率的减小以及 A/D 变换位数的改善程度比白噪声时的效果好很多,这就说明了后置带通滤波法适用范围更广,并不局限于量化噪声为白噪声的条件。

量化噪声的谱特性是模拟信号频率和采样频率综合作用的结果;在后置带通滤波法中,量化噪声并 不要求一定是白噪声,关键要看相应的量化噪声谱是否在滤波器的通带范围内:落在通带内的量化噪声 比例越小,后置带通滤波法改善 A/D 变换性能的效果越好,甚至可能好于量化噪声为白噪声时的情况; 而落在通带内的量化噪声比例越大,后置带通滤波法的效果越不明显。

#### 3 结束语

本文提出了后置带通滤波法减小中频带通信号经 A/D转换带来的量化噪声,从而提高 A/D转换 器精度的方法,该方法采用后置的数字带通滤波器滤除带通信号在 A/D转换过程中产生的带外量化噪 声。仿真结果表明,以满足奈奎斯特率的采样频率,对经由 A/D转换后的带通信号进行带通滤波处理, 就可以令量化噪声大大降低,使低位 A/D转换达到高位 A/D转换的性能。这在目前高精度、高速 A/D 转换芯片价格高且资源稀少的市场情况下,为提高 A/D转换精度提供了一个有效且相对低成本、易实 现的方法。此外,本文还打破了传统模型中量化噪声为白噪声的条件限制,证明了后置带通滤波法不只 局限于量化噪声为白噪声的情况,如果落在通带外的量化噪声更多,则带通滤波法改善 A/D 变换性能 的效果会更明显。

#### 参考文献:

- [1] 周化雨,张勤. 带余弦预滤波和补偿滤波的抽取滤波器[J]. 数据采集与处理,2008,23(z1):145-151.
   Zhou Huayu, Zhang Qin. Decimation filter with cosine prefiltering and compensation filtering[J]. Journal of Data Acquisition and Processing, 2008,23(z1):145-151.
- [2] Ebrahimi M M, Helaoui M, Ghannouchi F M. Delta-Sigma-based transmitters: Advantages and disadvantages [J]. Microwave Magazine, IEEE, 2013, 14(1):68-78.
- [3] 李君. 基于过采样技术提高 ADC 分辨率探析[J]. 现代电子技术,2010,33(6):160-162. Li Jun. Improving the resolution of ADC based on over-sampling [J]. Modern Electronics Technique, 2010, 33(6):160-162.
- [4] Ebrahimi M M, Helaoui M. Reducing quantization noise to boost efficiency and signal bandwidth in Delta-Sigma-based transmitters [J]. Microwave Theory and Techniques, IEEE Transactions on, 2013, 61(12): 4245-4251.
- [5] Yefim S P. A new approach to increasing sensitivity and resolution of A/Ds[C]// Aerospace Conference, 2009 IEEE. Big Sky, MT: IEEE, 2009: 1-15.
- [6] 王江安,庄奕琪,周清军,等.基于数字后处理算法的并行交替采样 ADC 系统[J].数据采集与处理,2010,25(4):537-542.
   Wang Jiangan, Zhuang Yiqi, Zhou Qingjun, et al. 8-bit 4-Gsps time-interleaved ADC based on digital post-processing calibration[J]. Journal of Data Acquisition and Processing, 2010, 25(4):537-542.
- [7] Mirzaei A, Darabi H, Murphy D. A low-power process-scalable super-Heterodyne receiver with integrated high- Q filters
   [J]. Solid-State Circuits, IEEE Journal of, 2011,46(12),2920-2932.
- [8] 李天昀,许漫坤,葛临东. 取邻抽取任意倍数采样率变换算法[J]. 数据采集与处理,2012, 27(2):254-258.
   Li Tianyun, Xu Mankun, Ge Lindong. Conversion algorithm between arbitrary sampling rate based on neighbor decimation

#### 陈 媛 等:基于后置带通滤波的中频信号 A/D 变换精度提高方法

[J]. Journal of Data Acquisition and Processing, 2012, 27(2):254-258.

- [9] Naud J C, Menard D, Caffarena G, et al. A discrete model for correlation between quantization noises [J]. Circuits and Systems II. Express Briefs, IEEE Transactions on, 2012, 59(11):800-804.
- [10] 黄翔东,王兆华. 全相位 FFT 相位测量法的抗噪性能[J]. 数据采集与处理,2011,26(3):286-291.
   Huang Xiangdong, Wang Zhaohua. Anti-noise performance of all-phase FFT phase measuring method[J]. Journal of Data Acquisition and Processing, 2011, 26(3):286-291.
- [11] Kabal P. Correlation properties of quantization noise [C]// Acoustics, Speech and Signal Pro-cessing (ICASSP), 2011 IEEE International Conference on. Prague: IEEE, 2011: 5244-5247.
- [12] Gustavsson U, Eriksson T, Nemati H M, et al. An RF carrier bursting system using partial quantization noise cancellation[J]. Circuits and Systems I: Regular Papers, IEEE Transactions on, 2012, 59(3):515-528.
- [13] Clemens M Z. Quantization noise as superposition of frequency-modulated sinusoids[J]. Signal Processing Letters, IEEE, 2009,16(11): 933-936.
- [14] 蔡坤宝.数字信号处理[M].北京:电子工业出版社,2011:186-188.Cai Kunbao. Digital signal processing[M]. Beijing:Publishing House of Electronics Industry,2011:186-188.

全。

#### 作者简介:



**陈媛**(1989-),女,硕士研究 生,研究方向:物理层安全, E-mail: cywhu2008@126. com;



**马曼丽**(1989-),女,硕士研 究生,研究方向:物理层安



**殷勤业**(1950-),男,教授, 博士生导师,研究方向:智 能天线,无线通信,无线传 感器网络,阵列信号处理。